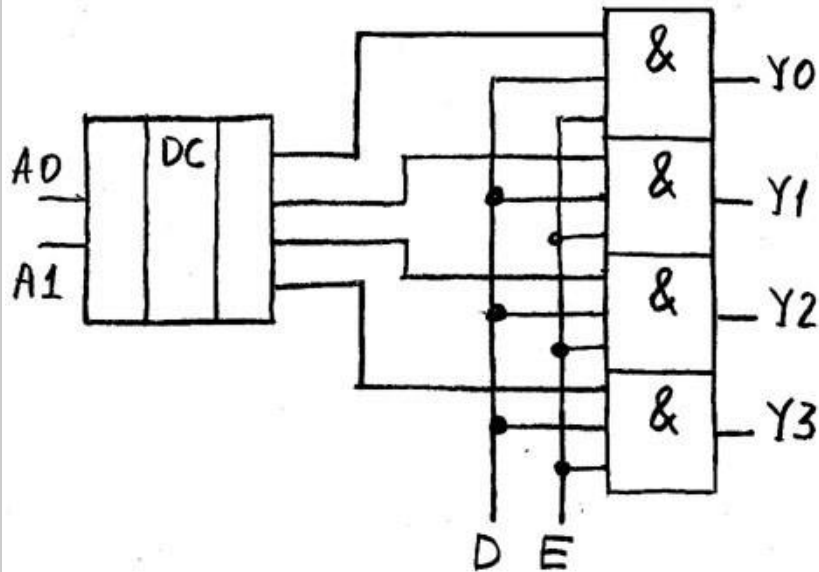
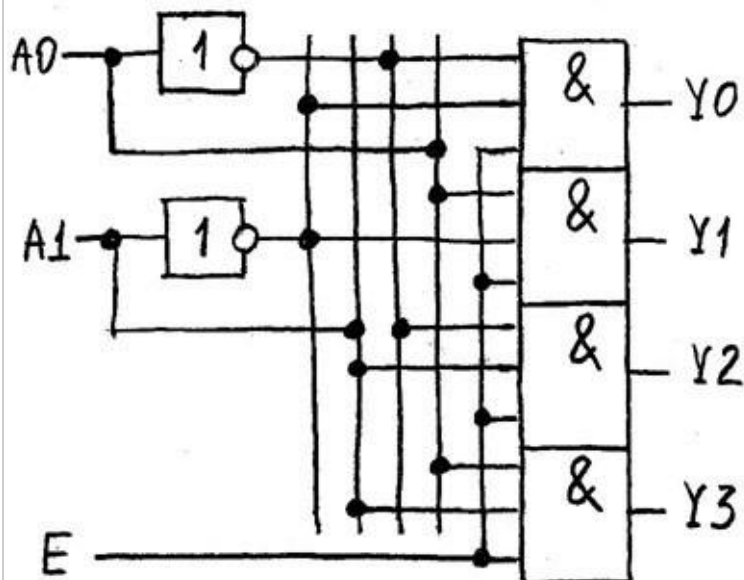


1. Схема якого пристрою зображена на рисунку:



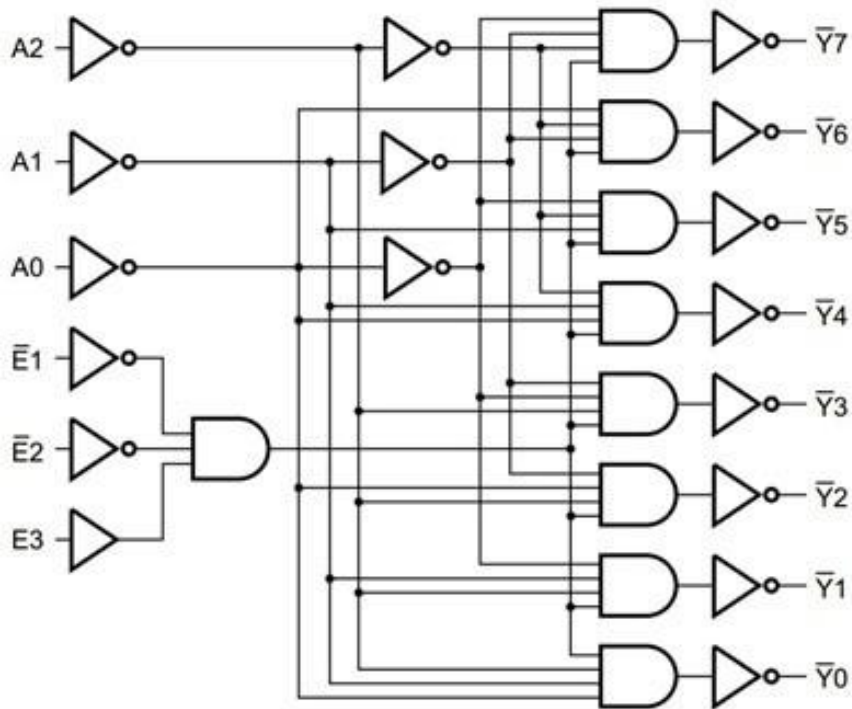
- ☐ двійковий дешифратор
- ☐ двійковий шифратор
- ☐ мультиплексор
- ☐ демультиплексор
- ☒ суматор

2. Схема якого пристрою зображена на рисунку:



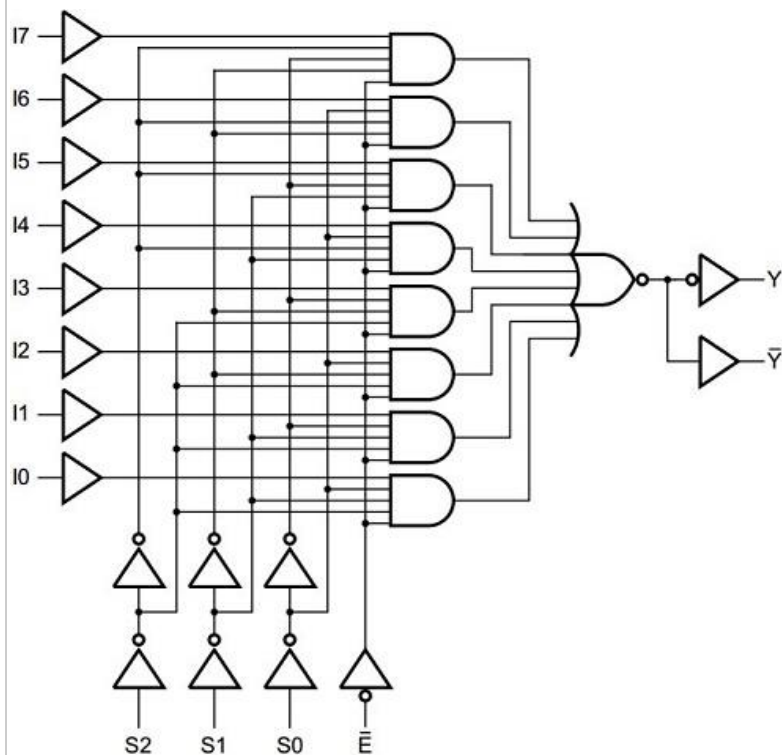
- ☒ двійковий дешифратор
- ☐ двійковий шифратор
- ☐ мультиплексор
- ☐ демультиплексор
- ☐ компаратор

3. Схема якого пристрою зображена на рисунку:



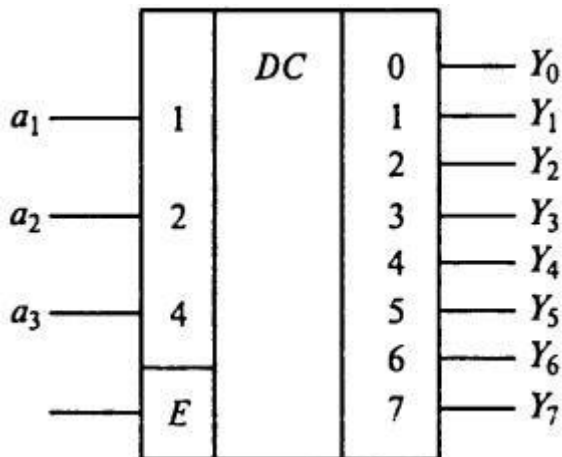
- ☒ двійковий дешифратор
- ☐ двійковий шифратор
- ☐ мультиплексор
- ☐ демультимплексор
- ☐ суматор

4. Схема якого пристрою зображена на рисунку:



- ☐ двійковий дешифратор
- ☐ двійковий шифратор
- ☐ мультиплексор
- ☐ демультимплексор
- ☐ суматор

5. На дешифратор при  $E = 0$  поданий код  $a_3a_2a_1 = 101$ . На якому виході буде логічна 1?



- ☐ На  $Y_4$
- ☐ Не буде на жодному виході
- ☐ На  $Y_5$
- ☐ На  $Y_6$

6. Який код треба подати на адресні входи дешифратора, що має 24 виходи, щоб зробити активним вихід номер 13?

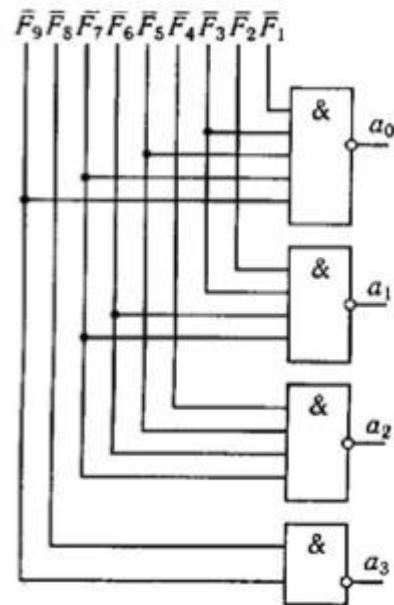
- ☐ 01101
- ☐ 10010
- ☐ 10110
- ☐ 01111

7. Який цифровий пристрій призначений для перетворення  $m$ -розрядного вхідного унітарного коду в  $n$ -розрядний двійковий код?

- ☐ дешифратор
- ☐ шифратор
- ☐ демультимплексор
- ☐ мультиплексор

8. Який код буде на виходах шифратора при наступному вхідному коді

Входи шифратора	Вхідний код
$\overline{F_1}$	1
$\overline{F_2}$	0
$\overline{F_3}$	1
$\overline{F_4}$	1
$\overline{F_5}$	1
$\overline{F_6}$	1
$\overline{F_7}$	1
$\overline{F_8}$	1
$\overline{F_9}$	1

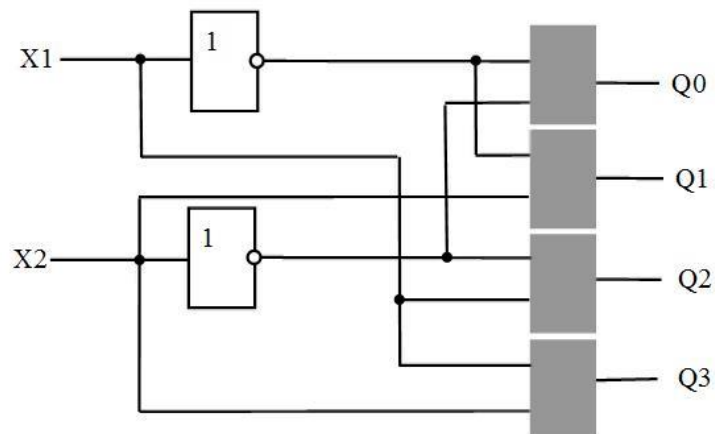


- ☐ 0011
- ☐ 0010
- ☐ 1100
- ☐ 0101

9. Мультиплексор підключає \_\_\_\_\_ на вихід

- ☐ кожен парний вхід
- ☐ один з входів, у залежності від адреси
- ☐ кожен непарний вхід
- ☐ кожен з входів послідовно

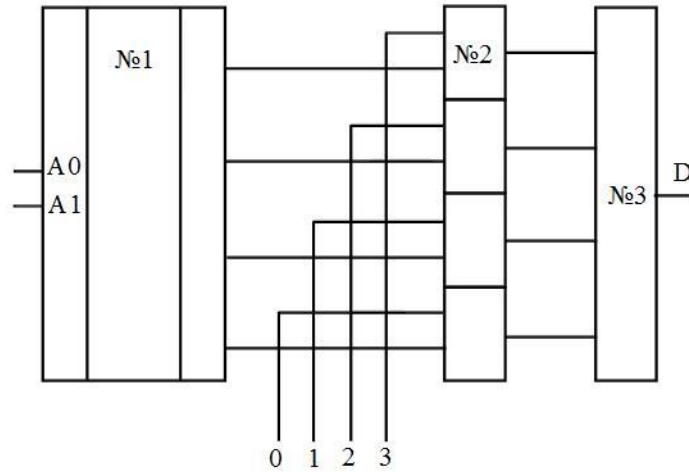
10. Які елементи повинні бути на місці позначених сірим кольором на схемі двійкового дешифратора



- ☐ І
- ☐ АБО

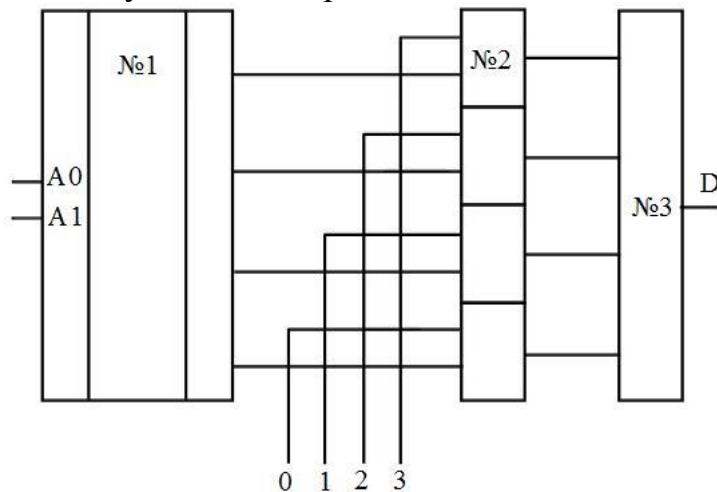
- ☐ виключне АБО
- ☐ АБО-НЕ

11. Який елемент повинен бути на місці позначеного як "№1" на функціональній схемі мультиплексора



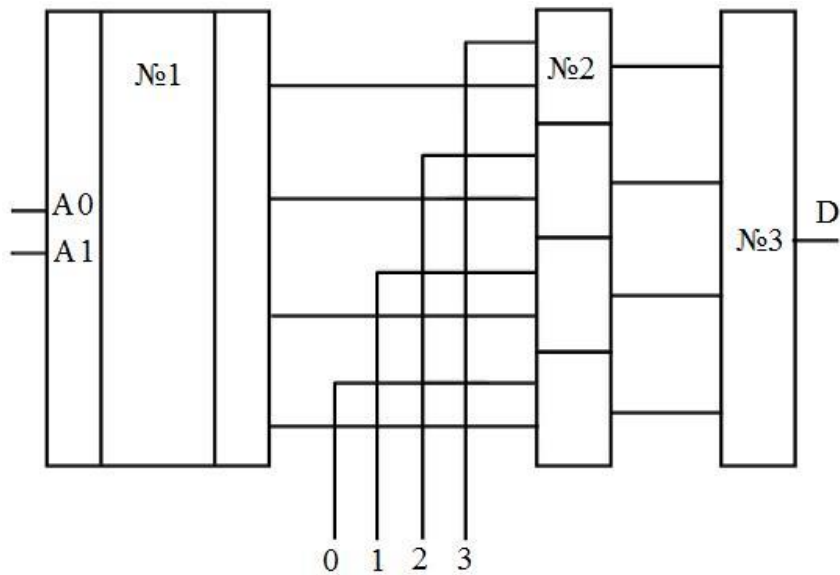
- ☐ тригер
- ☐ лічильник
- ☐ шифратор
- ☐ дешифратор

12. Який елемент повинен бути на місці позначеного як "№2" на функціональній схемі мультиплексора



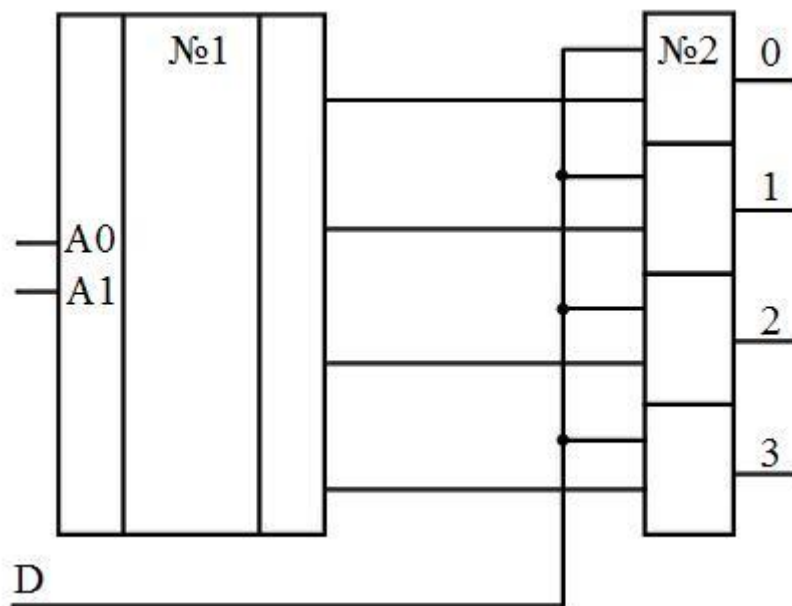
- ☐ І
- ☐ І-НЕ
- ☐ АБО
- ☐ виключне АБО

13. Який елемент повинен бути на місці позначеного як "№3" на функціональній схемі мультиплексора



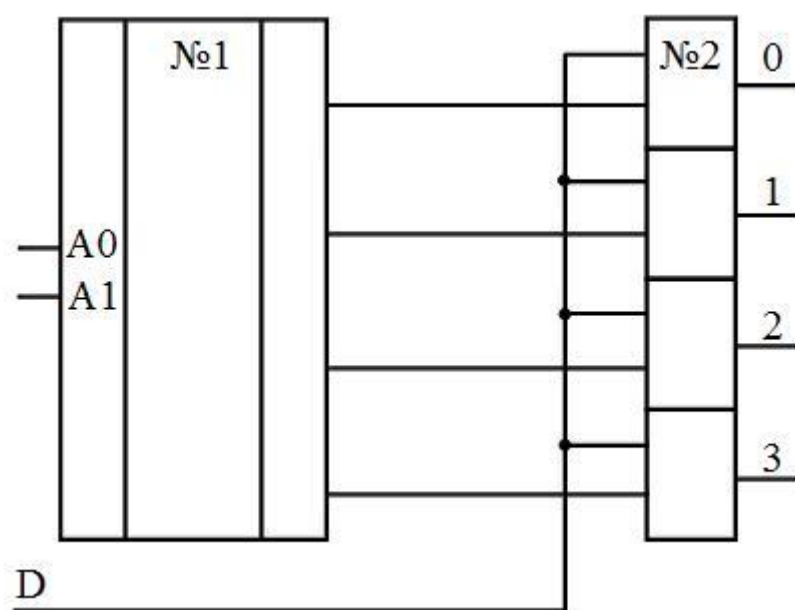
- ☐ I
- ☐ I-HE
- ☐ АБО
- ☐ виключне АБО

14. Який елемент повинні бути на місці позначеного як "№1" на функціональній схемі демультиплексора



- ☐ тригер
- ☐ лічильник
- ☐ шифратор
- ☐ дешифратор

15. Який елемент повинний бути на місці позначеного як "№2" на функціональній схемі демультиплексора



- ☐ I
- ☐ I-HE
- ☐ ABO
- ☐ ABO-HE